

JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application:

2003年 3月28日

出 Application Number:

特願2003-089660

[ST. 10/C]:

[JP2003-089660]

出 Applicant(s):

株式会社半導体エネルギー研究所

2004年 1月21日

特許庁長官 Commissioner, Japan Patent Office





【書類名】

特許願

【整理番号】

P007072

【提出日】

平成15年 3月28日

【あて先】

特許庁長官 殿

【発明者】

【住所又は居所】

神奈川県厚木市長谷398番地 株式会社半導体エネル

ギー研究所内

【氏名】

村中 孝司

【特許出願人】

【識別番号】

000153878

【氏名又は名称】

株式会社半導体エネルギー研究所

【代表者】

山崎 舜平

【手数料の表示】

【予納台帳番号】

002543

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

要

【物件名】

要約書 1

【プルーフの要否】



【書類名】 明細書

【発明の名称】 半導体装置及び半導体装置の作製方法

【特許請求の範囲】

【請求項1】

珪素と窒素を含む無機絶縁膜の疎水性表面に、有機絶縁膜が密着して形成され た積層構造を有すること

を特徴とする半導体装置。

【請求項2】

半導体層上に、珪素と窒素を含み疎水性表面を有する無機絶縁膜と、前記無機 絶縁膜の疎水性表面に密接して形成された有機絶縁膜とを有すること を特徴とする半導体装置。

【請求項3】

半導体層上に、第1無機絶縁膜と、前記第1無機絶縁膜上に珪素と窒素を含み 疎水性表面を有する第2無機絶縁膜と、前記第2無機絶縁膜の疎水性表面に密接 して形成された有機絶縁膜とを有すること

を特徴とする半導体装置。

【請求項4】

請求項3において、前記第2無機絶縁膜中の水素濃度は、前記第1無機絶縁膜中の水素濃度より高いことを特徴とする半導体装置。

【請求項5】

請求項1乃至請求項4のいずれか一項において、前記疎水性表面は、水の接触 角が30度以上であることを特徴とする半導体装置。

【請求項6】

請求項1乃至請求項4のいずれか一項において、前記疎水性表面は、水の接触 角が40度以上であることを特徴とする半導体装置。

【請求項7】

請求項1乃至6のいずれか一項において、前記無機絶縁膜または前記第2無機 絶縁膜は酸素を含み、前記窒素を25原子%以上含むことを特徴とする半導体装 置。



【請求項8】

請求項1乃至7のいずれか一項において、前記無機絶縁膜または前記第2無機 絶縁膜は窒化珪素膜、または窒化酸化珪素膜であることを特徴とする半導体装置

【請求項9】

請求項1乃至8のいずれか一項において、前記有機絶縁膜は、有機樹脂材料、 例えば感光性または非感光性アクリル、ポリアミドまたはポリイミドから選ばれ た一種、または複数種を含むことを特徴とする半導体装置。

【請求項10】

半導体層上に第1無機絶縁膜を形成し、

400乃至500℃の温度で熱処理した後、

前記第1無機絶縁膜上に、珪素と窒素を含み疎水性表面を有する第2無機絶縁膜を形成し、

前記第2無機絶縁膜上に有機絶縁膜を形成すること を特徴とする半導体装置の作製方法。

【請求項11】

半導体層上に水素を含有する第1無機絶縁膜を形成し、

400乃至500℃の温度で熱処理をして前記第1無機絶縁膜の含有水素量を 低減した後、

前記第1無機絶縁膜上に、珪素と窒素を含み疎水性表面を有する第2無機絶縁膜を形成し、

前記第2無機絶縁膜上に有機絶縁膜を形成すること を特徴とする半導体装置の作製方法。

【請求項12】

請求項10または請求項11において、前記有機絶縁膜は、感光性の有機絶縁膜で形成すること特徴とする半導体装置の作製方法。

【請求項13】

請求項10乃至12のいずれか一項において、前記疎水性表面は水の接触角が 30度以上で形成することを特徴とする半導体装置の作製方法。

3/



【請求項14】

請求項10乃至12のいずれか一項において、前記疎水性表面は水の接触角が40度以上で形成することを特徴とする半導体装置の作製方法。

【請求項15】

請求項1.0万至1.4のいずれか一項において、前記無機絶縁膜または前記第2 無機絶縁膜は酸素を含み、前記窒素を2.5原子%以上含むように形成すること を特徴とする半導体装置の作製方法。

【請求項16】

請求項10乃至15のいずれか一項において、前記疎水性表面は非堆積性ガスにより窒素プラズマ処理、またはフッ素プラズマ処理により形成することを特徴とする半導体装置の作製方法。

【請求項17】

請求項16において、前記疎水性表面は、前記非堆積性ガスである N_2O 、 N_2 、 N_3 、 F_2 、 CF_4 もしくは SiF_4 から選ばれた一種、または複数種により形成することを特徴とする半導体装置の作製方法。

【請求項18】

請求項10乃至17のいずれか一項において、前記有機絶縁膜は、有機樹脂材料、例えばアクリル、ポリアミドまたはポリイミドから選ばれた一種、または複数種を含むように形成することを特徴とする半導体装置の作製方法。

【発明の詳細な説明】

$[0\ 0\ 0\ 1\]$

【発明の属する技術分野】

本発明は、半導体特性を利用することで機能しうる装置(例えば表示装置、半 導体回路および電子機器)である半導体装置、及びその半導体装置の作製方法に 関する。

[0002]

【従来の技術】

表示に関る部位である液晶分子や画素電極、発光層などは、層間膜の上に積層 されるている。よって、層間膜は、液晶分子の配向不良や不均一電界、画素電極



の乱れによる発光層の微小欠陥などを防止するため、平坦性がよいことが必要と される。

[0003]

平坦性がよいため無機絶縁膜上の層間膜として有機絶縁膜が用いられている(例えば、特許文献1参照。)。有機絶縁膜は、形成が容易で膜厚も比較的自由に設定できる利点もある。

[0004]

【特許文献1】

特開平10-48607号公報

[0005]

【発明が解決しようとする課題】

しかし有機絶縁膜を平坦化膜に用いた場合、材料の組み合わせによっては、積層する下層膜との密着性が問題になる。密着性が悪いと、膜剥がれが生じてしまうことがある。このような半導体装置は信頼性も低く、また歩留まりも低くなってしまう。

[0006]

よって本発明は、薄膜間の密着性の向上、特に絶縁表面上に形成する有機絶縁膜の密着性の向上を課題とし、信頼性の高い半導体装置、またそのような半導体装置を歩留まり良く作製する方法を提供する。

[0007]

【課題を解決するための手段】

本発明の半導体装置は、珪素と窒素を含む無機絶縁膜の疎水性表面に、有機絶縁膜が密着して形成された積層構造を有することを特徴とする。よって、無機絶縁膜が半導体層側を下として、有機絶縁膜の下方、上方どちらに積層していても良く、その有機絶縁膜と接している面が疎水性であればよい。

[0008]

また、本発明の半導体装置は、半導体層上に、珪素と窒素を含み疎水性表面を 有する無機絶縁膜と、前記無機絶縁膜の疎水性表面に密接して形成された有機絶 縁膜とを有することを特徴とする。

5/



[0009]

また、本発明の半導体装置は、半導体層上に、第1無機絶縁膜と、前記第1無機絶縁膜上に珪素と窒素を含み疎水性表面を有する第2無機絶縁膜と、前記第2無機絶縁膜の疎水性表面に密接して形成された有機絶縁膜とを有することを特徴とする。

[0010]

無機絶縁膜は、加熱による水素化などの工程によって、その表面が親水化することがある。よって、水素化によって親水化してしまった第1無機絶縁膜の上に、疎水性表面を有する第2無機絶縁膜を形成してもよい。そのとき第1無機絶縁膜は、水素化により水素を放出しているので、膜中の水素濃度が低下している。従って、第2絶無機絶縁膜中の水素濃度は、第1無機絶縁膜中の水素濃度より高くなる。

$[0\ 0\ 1\ 1]$

本発明の半導体装置の作製方法は、半導体層上に第1無機絶縁膜を形成し、4 00万至500℃の温度で熱処理した後、前記第1無機絶縁膜上に、珪素と窒素 を含み疎水性表面を有する第2無機絶縁膜を形成し、前記第2無機絶縁膜上に有 機絶縁膜を形成することを特徴とする。

$[0\ 0\ 1\ 2\]$

また、本発明の半導体装置の作製方法は、 半導体層上に水素を含有する第1 無機絶縁膜を形成し、400万至500℃の温度で熱処理をして前記第1無機絶 縁膜の含有水素量を低減した後、前記第1無機絶縁膜上に、珪素と窒素を含み疎 水性表面を有する第2無機絶縁膜を形成し、前記第2無機絶縁膜上に有機絶縁膜 を形成することを特徴とする。

$[0\ 0\ 1\ 3]$

前記半導体層の加熱による水素化は、第1無機絶縁膜中の水素が半導体層に入ることによって起こるので、加熱により第1無機絶縁膜から水素は放出され、第1無機絶縁膜中の含有水素量は低下する。この工程は第1無機絶縁膜に含まれる水素により半導体層のダングリングボンドを終端する工程である。

$[0\ 0\ 1\ 4]$



前述のように、水素化の工程により、親水化してしまった第1無機絶縁膜の上に、疎水性表面を有する第2絶縁膜を形成することができる。有機絶縁膜は、疎水性表面との密着性がよいので、疎水性表面を有する第2絶縁膜の上に有機絶縁膜を形成すれば、密着性良く積層することができる。

[0015]

本発明において、疎水性とは、水の接触角が大きいものであって、好ましくは接触角30度以上、より好ましくは40度以上の絶縁表面を用いる。前記(第1または第2)無機絶縁膜は具体的には窒化珪素(SiN)、炭化珪素(SiC)などを用いることができる。

[0016]

なお、本発明では酸化窒化珪素(SiON)膜としては、Siが25~35原子%、酸素が55~65原子%、窒素が1~20原子%、水素が0.1~10原子%で含まれるものを示し、また、窒化酸化珪素(SiNO)膜としては、Siが25~35原子%、酸素が15~30原子%、窒素が20~35原子%、水素が15~25原子%で含まれるものを示す。

[0017]

本発明に用いる前記(第1または第2)無機絶縁膜は酸素を含む無機絶縁膜であってもよく、当該無機絶縁膜中の窒素の濃度が25原子%以上の無機絶縁膜、または膜中の酸素の濃度が25原子%以下であることが望ましい。具体的には窒化酸化珪素(SiON)膜を用いることができる。

$[0\ 0\ 1\ 8]$

また、前記疎水性表面は、非堆積性ガスによる窒素プラズマ処理またはフッ素 プラズマ処理により形成しても良い。非堆積ガスとしては、 N_2O 、 N_2 、 N_4 3、 F_2 、 CF_4 、S i F_4 などを用いることができる。

[0019]

本発明において、有機絶縁膜は、有機樹脂材料、例えば感光性または非感光性 アクリル、ポリアミドまたはポリイミドから選ばれた一種、または複数種からな る膜を用いることができる。

[0020]



本発明の半導体装置は、有機絶縁膜の下に疎水性表面を有する膜を有しているので、密着性が向上し、有機絶縁膜の膜剥がれが生じない。よって、信頼性の高い半導体装置であり、またそのような半導体装置を歩留まり良く作製することができる。

[0021]

【発明の実施の形態】

本発明の実施の形態を、図面を用いて詳細に説明する。

[0022]

本発明を図1に示す。図1 (a)に示すように基板101上に、下地膜102が形成され、前記下地膜102上に半導体膜103が形成されている。半導体膜103が形成されている基板101として、ガラス基板、石英基板、プラスチック基板、金属基板、可撓性基板などを用いることができる。前記ガラス基板として、バリウムホウケイ酸ガラス、またはアルミノホウケイ酸ガラスなどのガラスからなる基板が挙げられる。また、可撓性基板とは、PET、PES、PEN、アクリルなどからなるフィルム状の基板のことであり、可撓性基板を用いて半導体装置を作製すれば、軽量化が見込まれる。可撓性基板の表面、または表面および裏面にアルミ膜(A10N、A1N、A10など)、炭素膜(DLC(ダイヤモンドライクカーボン)など)、SiNなどのバリア層を単層または多層にして形成すれば、耐久性などが向上するので望ましい。

$[0\ 0\ 2\ 3]$

下地膜102として代表的には、窒化珪素、酸化珪素(SiON)、窒化酸化 珪素(SiNOと示す)、窒化アルミニウム(AINと示す。)、酸素含有量が 窒素含有量よりも多い酸窒化アルミニウム(AIONと示す。)、窒素含有量が 酸素含有量よりも多い窒酸化アルミニウム(AINOと示す。)または酸化アル ミニウムから選ばれた材料で形成する。2層構造を用いてもよいし、前記下地(絶縁)膜の単層膜又は2層以上積層させた構造を用いてもよい。

[0024]

また、酸窒化アルミニウム (A I O N) 膜としては、A I が 3 0 ~ 4 0 原子%、酸素が 5 0 ~ 7 0 原子%、窒素が 1 ~ 2 0 原子%で含まれるものを用いれば良



い。また、また、室酸化アルミニウム(AINO)膜としては、AIが $30\sim5$ 0原子%、酸素が $30\sim40$ 原子%、窒素が $10\sim30$ 原子%で含まれるものを用いれば良い。

[0025]

半導体膜103の材料に限定はないが、好ましくは珪素(シリコン)又はシリコンゲルマニウム(SiGe)合金などで形成すると良い。また、半導体膜103としては、非晶質半導体膜や微結晶半導体膜、結晶性半導体膜などがあり、非晶質珪素ゲルマニウム膜、非晶質珪素カーバイト膜などの非晶質構造を有する化合物半導体膜を適用しても良い。

[0026]

次いで、半導体膜103を覆うゲート絶縁膜104を形成する。ゲート絶縁膜104は前述した下地膜102の材料を用いれば良く、ゲート絶縁膜104も単層に限られるわけではなく前記材料から選ばれた複数種の絶縁膜の積層でもよい

[0027]

次いで、ゲート絶縁膜上にゲート電極である導電膜106を形成する。導電膜106はTa、W、Ti、Mo、Al、Cuから選ばれた元素、又は前記元素を主成分とする合金材料もしくは化合物材料で形成すればよい。また、導電膜106としてリン等の不純物元素をドーピングした多結晶シリコン膜に代表される半導体膜や、AgPdCu合金を用いてもよい。また、単層構造に限定されず2層構造でも、例えば、タングステン膜、アルミニウムとシリコンの合金(Al-Si)膜、窒化チタン膜を順次積層した3層構造としてもよい。

[0028]

次いで、第1無機絶縁膜105を形成する。さらに、窒素雰囲気中で、300~550℃で1~12時間の熱処理を行い、半導体層を水素化する工程を行う。 好ましくは、400~500℃で行う。この工程は第1の絶縁膜105に含まれる水素により半導体層のダングリングボンドを終端する工程である。この水素化は、第1無機絶縁膜中の水素が半導体層に入ることによって起こるので、第1無機絶縁膜から水素は放出され、第1無機絶縁膜中の水素濃度は減少する。



[0029]

第1無機絶縁膜105は窒化珪素、酸化珪素、窒素含有量が酸素含有量よりも多い窒化酸化珪素(SiNO)、窒化アルミニウム(AIN)、酸素含有量が窒素含有量よりも多い酸窒化アルミニウム(AION)、窒素含有量が酸素含有量よりも多い窒酸化アルミニウム(AINO)または酸化アルミニウムから選ばれた材料で形成する。

[0030]

前記熱処理の前後で、その第1無機絶縁膜105に用いた絶縁膜の濡れ性が変化する。例えば窒化珪素膜は成膜後水の接触角が50度であり、疎水性を示していたが、水素化後では接触角が20度になり親水化する。

[0031]

このように、作製の工程で行う処理によって、薄膜の表面が親水性を示してしまう。図2に示すように、親水化してしまった第1無機絶縁膜205の上に有機 絶縁膜207を成膜しても密着性が悪く、膜剥がれなどの不良を生じてしまう。

[0032]

よって本発明では、図1 (b)で示すように水素化の後、第1無機絶縁膜105の上に疎水性表面を有する膜第2無機絶縁膜108を形成する。この第2無機絶縁膜は疎水性表面を有する膜である。疎水性とは、水の接触角が大きいものであって、好ましくは接触角30度以上、より好ましくは40度以上の絶縁表面を用いる。絶縁表面を有する膜(絶縁膜)は、無機絶縁膜、窒素、炭素、または窒素及び酸素を含む無機絶縁膜を用いれば良い。具体的には窒化珪素(SiN)、窒素含有量が酸素含有量よりも多い窒化酸化珪素(SiNO)、炭化珪素(SiC)などを用いることができる。

[0033]

また、本発明で用いる第2無機絶縁膜108は第1無機絶縁膜105のように加熱を行わないので、第1無機絶縁膜105より、含有する水素濃度が高い。

[0034]

本発明に用いる前記疎水性表面を有する膜(第2無機絶縁膜)は窒素及び酸素を含む無機絶縁膜である場合、当該無機絶縁膜中の窒素の濃度が25原子%以上



の無機絶縁膜、または膜中の酸素の濃度が25原子%以下であることが望ましい。具体的には窒素の濃度が25原子%以上、または酸素の濃度が25原子%以下の窒化酸化珪素(SiON)膜を用いることができる。

[0035]

なお、本発明では酸化窒化珪素(SiON)膜としては、Siが25~35原子%、酸素が55~65原子%、窒素が1~20原子%、水素が0.1~10原子%で含まれるものを示し、また、窒化酸化珪素(SiNO)膜としては、Siが25~35原子%、酸素が15~30原子%、窒素が20~35原子%、水素が15~25原子%で含まれるもの示す。

[0036]

また、前記疎水性表面は、非堆積性ガスによる窒素プラズマ処理またはフッ素 プラズマ処理により形成しても良い。非堆積ガスとしては、 N_2O 、 N_2 、 N_4 3、 N_2 3、 N_3 3、 N_4 4、 N_5 4、 N_5 5 に N_6 6 によってとができる。

[0037]

そして第2無機絶縁膜108の上に有機絶縁物材料から成る層間膜である有機 絶縁膜107を形成する。有機絶縁膜107は、有機樹脂材料、例えば感光性ま たは非感光性アクリル、ポリアミドまたはポリイミドから選ばれた一種、または 複数種からなる膜を用いることができる。

[0038]

本発明は図1(c)のように、層間膜として用いる有機絶縁膜の下に、疎水性表面を有する絶縁膜を形成することで、これらの膜の密着性を向上させ、膜剥がれを防止するものである。よって本発明を用いると、信頼性が高い半導体装置を歩留まり良く作製することができる。

[0039]

【実施例】

「実施例1]

本実施例では、有機絶縁膜とその下に接する下地膜との材料の性質、特に塗れ 性に着目して、その性質と密着性との関係を実験により導き出した。

[0040]



本実施例では、基板上に、窒化珪素膜(SiN)または窒化酸化珪素膜(SiNO)をそれぞれ下地膜として形成し、2種類の試料を作成する。基板としてはガラス基板、石英基板やシリコン基板、金属基板またはステンレス基板の表面に絶縁膜を形成したものを用いて良い。本実施例では、ガラス基板を用いた。

$[0\ 0\ 4\ 1]$

本実施例では窒化珪素膜(SiN)はプラズマCVD法によりガラス基板上に100nm形成した(SiN原試料)。また、窒化酸化珪素膜(SiNO)もプラズマCVD法によりガラス基板上に100nm形成した(SiNO原試料)。本実施例の窒化酸化珪素膜(SiNO)の窒素濃度は34原子%であり、酸素濃度は14原子%であった。

[0042]

次に、各試料を120秒フッ酸処理したもの(試料名SiN(a)、SiNO(a))、60秒ヒドロ洗浄を行い、かつ120秒フッ酸処理したもの(試料名SiN(b)、SiNO(b))、SiNF試料及びSiNO原試料のままのもの((試料名SiN(c)、SiNO(c)) 6種類の試料を作成した。そして、6種類全ての試料を水洗し、150℃で3分加熱し、水を蒸発させた。

[0 0 4 3]

次に、それぞれ処理を施した6種類の試料の上に、有機絶縁膜を形成した。本 実施例では有機絶縁膜として、感光性ポジ型アクリルを用い、塗布により形成し た。その後、全ての試料に対し周辺を洗浄し、露光、現像を行った。

$[0\ 0\ 4\ 4\]$

以上 6 種類の試料、試料名S i N (a) 、S i N (b) 、S i N (c) 、S i N O (a) 、S i N O (b) 、S i N O (c) について評価を行った。本実施例における各試料の処理工程と評価結果を表1 に示す。

[0045]



【表1】

下地膜種		SiN		SINO			
試料名	SiN(a)	SiN(b)	SiN(c)	S i NO(a)	S i NO(b)	SiNO(c)	
フッ酸処理 120sec	0			0			
ヒドロ洗浄 60sec		0			0		
フッ酸処理 120sec					0		
水洗		0			0		
加熱 150℃ 3min		0			0		
ま。ジアクリル塗布				0			
周辺洗浄				0			
露光	0			0			
現像					0		
接触角(度)(成膜後)	50			44			
ず ジ型アクリル塗れ性(塗布後)		0	0		0	0	
パターン密着性(現像後)		0		×	×	Ŏ	

[0046]

各処理前であるSiN原試料及VSiNO原試料の成膜後の表面の水の接触角を、接触角測定器にて測定した。また、ポジ型感光性アクリルを塗布後の塗れ性と、現像後のパターンの密着性を観察した。アクリル塗布後の塗れ性は、塗れ性が悪く塗り残しが観察されたものは「X」、異常が観察されなかったものは「X」と記してある。現像後のパターン密着性は、膜剥がれ等の異常が観察されたものは「X」、異常が観察されなかったものは「X」と記してある。

[0047]

表1で示すように、窒化珪素膜SiNtは、3試料SiN(a)、SiN(b)、SiN(c)全て、ポジ型感光性アクリルを塗布後の塗れ性も良好で、現像後のパターン密着性も異常なく、良好であった。窒化酸化珪素膜(SiNO)は、フッ酸処理等行ったSiNO(a)、SiNO(b) では、塗れ性は良好だったが、現像後のパターンの密着性は不良でパターンが剥がれてしまっていた。しかし、SiNO(c) では、塗れ性も良好で、現像後のパターン剥がれもなかった

[0048]

一方水の接触角測定の結果は、窒化珪素膜SiNは接触角50度、窒化酸化珪素膜(SiNO)は接触角44度であった。水の接触角が大きいほどその表面は水に対して疎水性を示すので、窒化珪素膜SiN、窒化酸化珪素膜(SiNO)共に疎水性であり、窒化珪素膜SiNの方がさらに強く疎水性を持つことがわか



った。膜の表面は疎水性であるほど有機絶縁膜との密着性が良いことが言える。

[0049]

従って、本実施例で用いた窒化珪素膜(SiN)や窒化酸化珪素膜(SiNO)等の疎水性表面を有する膜はアクリル等の有機絶縁膜と密着性が良いことが確認できた。

[0050]

(比較例)

比較例として酸化窒化珪素膜(SiON)、酸化珪素膜(SiO_2)を下地膜として、有機絶縁膜を形成したときの密着性の評価を行った。

$[0\ 0\ 5\ 1]$

酸化窒化珪素膜(SiON)はプラズマCVD法によりガラス基板上に100 n m形成した(SiON原試料)。また、酸化珪素膜(SiO₂)もプラズマC VD法によりガラス基板上に100 n m形成した(SiO₂原試料)。本比較例の酸化窒化珪素膜(SiON)の窒素濃度は3原子%であり、酸素濃度は60原子%であった。

[0052]

本実施例と同様に、それぞれSiON原試料、 SiO_2 原試料に処理を行った後、その上に有機絶縁膜としてポジ型感光性アクリル膜を塗布により形成し、各評価を行った。本比較例における各試料SiON(a)、SiON(b)、SiON(c)、SiO(c) 、SiO(c) 、SiO(c) 、SiO(c) 、SiO(c) 、SiO(c) 、SiO(c) 、SiO(c) 、SiO(c) 。

[0053]



【表2】

下地膜種		SION		S I O ₂			
試料名	SiON(a)	SiON(b)	SiON(c)	$SiO_2(a)$	SiO ₂ (b)	SiO ₂ (c)	
フッ酸処理 120sec	. 0			0			
ヒドロ洗浄 60sec	-				0	_	
フッ酸処理 120sec	_				0		
水洗							
加熱 150℃3min							
ポジアクリル塗布				0			
周辺洗浄							
露光		0		0			
現像		0					
接触角(度)(成膜後)	24			15			
よう型アクリル塗れ性(塗布後)		0	0	0	0	0	
パターン密着性(現像後)	×	×	×	×	×	×	

[0054]

表2に示すように、酸化窒化珪素膜SiON(a)、SiON(b)、SiON(c)、酸化膜 $SiO_2(a)$ 、 $SiO_2(b)$ 、 $SiO_2(c)$ と6種類の試料全てにおいて、ポジ型感光性アクリルの塗布後の塗れ性は良好だったが、現像後のパターンの密着性は不良でパターンが剥がれてしまっていた。

[0055]

一方水の接触角の測定結果は、酸化窒化珪素膜(SiON)の接触角は 24 度であり、酸化珪素膜(SiO_2)の接触角は 15 度であった。本実施例で用いた窒化珪素膜(SiN)や窒化酸化珪素膜(SiNO)の表面が疎水性を示したのに対し、本比較例の酸化窒化珪素膜(SiON)及び酸化珪素膜(SiO_2)の表面は親水性を示した。

[0056]

以上のことから、親水性の表面を有する膜においては、有機絶縁膜との密着性が悪く、疎水性表面を有する膜においては、有機絶縁膜との密着性が良いことが証明できた。

よって、疎水性表面を有する絶縁膜の上に有機絶縁膜を形成した構造は密着性が 良く、信頼性の高い構造であると言える。

[0057]

[実施例2]

本実施例では本発明を用いたアクティブマトリクス基板の作製方法について図



3~図5を用いて説明する。アクティブマトリクス基板は複数のTFTを有しているが、nチャネル型TFT及びpチャネル型TFTを有する駆動回路部とnチャネル型TFTを有する画素部とを有する場合で説明する。

[0058]

絶縁表面を有する基板300の上に下地膜301として、プラズマCVD法により酸化窒化珪素膜10~200nm(好ましくは50~100nm)nmを形成し、酸化窒化水素化珪素膜を50~200nm(好ましくは100~150nm)積層する。本実施例ではプラズマCVD法により酸化窒化珪素膜を50nm、窒化水素化珪素膜を100nm形成する。基板300としてはガラス基板、石英基板やシリコン基板、金属基板またはステンレス基板の表面に絶縁膜を形成したものを用いて良い。また、本実施例の処理温度に耐えうる耐熱性が有するプラスチック基板を用いてもよいし、可撓性基板を用いても良い。また、下地膜として2層構造を用いてもよいし、前記下地(絶縁)膜の単層膜又は2層以上積層させた構造を用いてもよい。

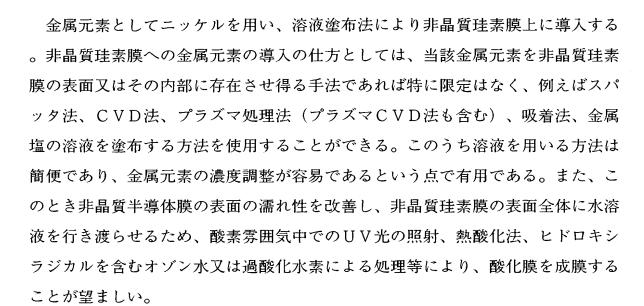
[0059]

次いで、下地膜上に半導体膜を形成する。半導体膜は25~200nm(好ましくは30~150nm)の厚さで公知の手段(スパッタ法、LPCVD法、またはプラズマCVD法等)により成膜すればよい。半導体膜の材料に限定はないが、好ましくはシリコン又はシリコンゲルマニウム(SiGe)合金などで形成すると良い。

[0060]

本実施例では半導体膜として、プラズマCVD法により非晶質珪素膜を54nm形成した。本実施例ではこの非晶質珪素膜に結晶化を助長する金属元素を用いた熱結晶化法およびレーザ結晶化法を行うが、あるいは、非晶質珪素膜に金属元素を導入せず、窒素雰囲気下500℃で1時間加熱することによって非晶質珪素膜の含有水素濃度を 1×10^{20} a toms/cm³以下にまで放出させ、レーザ結晶化を行ってもよい。これは水素を多く含んだ非晶質珪素膜にレーザ光を照射すると膜が破壊されてしまうからである。

$[0\ 0\ 6\ 1]$



[0062]

その後500~550℃で4~20時間かけて熱処理を行い、非晶質珪素膜を結晶化する。本実施例では金属元素としてニッケルを用い、溶液塗布法により金属含有層を形成し非晶質珪素膜上に導入した後、550℃で4時間の熱処理を行って第1の結晶性珪素膜を得た。

[0063]

次に第1の結晶性珪素膜にレーザ光を照射し結晶化を助長し、第2の結晶性 珪素膜を得る。レーザ結晶化法は、レーザ光を半導体膜に照射する。用いるレーザは、連続発振の固体レーザまたは気体レーザまたは金属レーザが望ましい。なお、前記固体レーザとしては連続発振のYAGレーザ、YVO4レーザ、YLFレーザ、YA1O3レーザ、ガラスレーザ、ルビーレーザ、アレキサンドライドレーザ、Ti:サファイアレーザ等があり、前記気体レーザとしては連続発振のArレーザ、Krレーザ、CO2レーザ等があり、前記金属レーザとしては連続発振のへリウムカドミウムレーザ、銅蒸気レーザ、金蒸気レーザが挙げられる。また、連続発光のエキシマレーザも適用できる。前記レーザビームは非線形光学素子により高調波に変換されていてもよい。前記非線形光学素子に使われる結晶は、例えばLBOやBBOやKDP、KTPやKB5、CLBOと呼ばれるものを使うと変換効率の点で優れている。これらの非線形光学素子をレーザの共振器の中に入れることで、変換効率を大幅に上げることができる。前記高調波のレーザには、一般にNd、

Yb、Crなどがドープされており、これが励起しレーザが発振する。ドーパントの種類は適宜実施者が選択すればよい。。前記半導体膜としては、非晶質半導体膜や微結晶半導体膜、結晶性半導体膜などがあり、非晶質珪素ゲルマニウム膜、非晶質珪素カーバイト膜などの非晶質構造を有する化合物半導体膜を適用しても良い。

[0064]

このようにして得られた結晶性半導体膜をフォトリソグラフィ法を用いたパタ ーニング処理により、半導体層305~308を形成する。

[0065]

また、半導体層305~308を形成した後、TFTのしきい値を制御するために微量な不純物元素(ボロンまたはリン)のドーピングを行ってもよい。

[0066]

次いで、半導体層 $305 \sim 308$ を覆うゲート絶縁膜 309 を形成する。ゲート絶縁膜 309 はプラズマC V D 法またはスパッタ法を用い、厚さを $40 \sim 15$ 0 n m として珪素を含む絶縁膜で形成する。本実施例では、プラズマC V D 法により 115 n m の厚さで酸化窒化珪素膜を形成した。勿論、ゲート絶縁膜は酸化窒化珪素膜に限定されるものでなく、他の絶縁膜を単層または積層構造として用いても良い。

[0067]

次いで、ゲート絶縁膜上に膜厚20~100nmの第1の導電膜と、膜厚100~400nmの第2の導電膜とを積層して形成する。第1の導電膜及び第2の導電膜はTa、W、Ti、Mo、A1、Cuから選ばれた元素、又は前記元素を主成分とする合金材料もしくは化合物材料で形成すればよい。また、第1の導電膜及び第2の導電膜としてリン等の不純物元素をドーピングした多結晶シリコン膜に代表される半導体膜や、AgPdCu合金を用いてもよい。また、2層構造に限定されず、例えば、膜厚50nmのタングステン膜、膜厚500nmのアルミニウムとシリコンの合金(AI-Si)膜、膜厚30nmの窒化チタン膜を順次積層した3層構造としてもよい。また、3層構造とする場合、第1の導電膜のタングステンに代えて窒化タングステンを用いてもよいし、第2の導電膜のアルミニウムと

シリコンの合金(Al-Si)膜に代えてアルミニウムとチタンの合金膜(Al-Ti)を用いてもよいし、第3の導電膜の窒化チタン膜に代えてチタン膜を用いてもよい。また、単層構造であってもよい。なお、本実例では、ゲート絶縁膜309上に膜厚30nmの窒化タンタル膜310、膜厚370nmのタングステン膜311を順次積層して形成した(図3(A))。

[0068]

次に、フォトリソグラフィ法を用いてレジストからなるマスクを形成し、電極及び配線を形成するための第1のエッチング処理を行う。I C P(Inductively Coupled Plasma:誘導結合型プラズマ)エッチング法を用い、エッチング条件(コイル型の電極に印加される電力量、基板側の電極に印加される電力量、基板側の電極温度等)を適宜調節することにより、第1の導電膜及び第2の導電膜を所望のテーパー形状にエッチングすることができる。なお、エッチング用ガスとしては、 $C1_2$ 、 $BC1_3$ 、 $SiC1_4$ もしくは $CC1_4$ などを代表とする塩素系ガス、 CF_4 、 SF_6 もしくは NF_3 などを代表とするフッ素系ガス又は O_2 を適宜用いることができる。

[0069]

第1のエッチング処理により第1の導電層と第2の導電層から成る第1の形状の導電層(第1の導電層と第2の導電層)を形成する。

[0070]

次いで、レジストからなるマスクを除去せずに第2のエッチング処理を行う。ここでは、W膜を選択的にエッチングする。この時、第2のエッチング処理により第2の導電層322b~326bを形成する。一方、第1の導電層322a~326を形成する(図3(B))。

[0071]

そして、レジストからなるマスクを除去せずに第1のドーピング処理を行い、 半導体層にn型を付与する不純物元素を低濃度に添加する。ドーピング処理はイオンドープ法、若しくはイオン注入法で行えば良い。n型を付与する不純物元素 として15族に属する元素、典型的にはリン(P)または砒素(As)を用いる が、ここではリン(P)を用いる。この場合、導電層 3 2 2 \sim 3 2 6 が n 型を付与する不純物元素に対するマスクとなり、自己整合的に不純物領域が形成される。不純物領域には 1×1 0 $18 \sim 1 \times 1$ 0 20 / cm 3 の濃度範囲で n 型を付与する不純物元素を添加する。

[0072]

レジストからなるマスクを除去した後、新たにレジストからなるマスクを形成して第1のドーピング処理よりも高い加速電圧で第2のドーピング処理を行う。ドーピング処理は第2の導電層323b、326bを不純物元素に対するマスクとして用い、第1の導電層のテーパー部の下方の半導体層に不純物元素が添加されるようにドーピングする。続いて、第2のドーピング処理より加速電圧を下げて第3のドーピング処理を行う。第2のドーピング処理および第3のドーピング処理により、第1の導電層と重なる低濃度不純物領域335には $1\times10^{18}\sim5\times10^{19}/cm^3$ の濃度範囲でn型を付与する不純物元素を添加され、高濃度不純物領域334、337には $1\times10^{19}\sim5\times10^{21}/cm^3$ の濃度範囲でn型を付与する不純物元素を添加される。

[0073]

もちろん、適当な加速電圧にすることで、第2のドーピング処理および第3の ドーピング処理は1回のドーピング処理で、低濃度不純物領域および高濃度不純 物領域を形成することも可能である。

[0074]

次いで、レジストからなるマスクを除去した後、新たにレジストからなるマスクを形成して第4のドーピング処理を行う。この第4のドーピング処理により、pチャネル型TFTの活性層となる半導体層に前記一導電型とは逆の導電型を付与する不純物元素が添加された不純物領域343、344、347、348を形成する。第1及び第2の導電層322、326を不純物元素に対するマスクとして用い、p型を付与する不純物元素を添加して自己整合的に不純物領域を形成する。本実施例では、不純物領域343、344、347、348はジボラン(B2H6)を用いたイオンドープ法で形成する。この第4のドーピング処理の際には、nチャネル型TFTを形成する半導体層はレジストからなるマスクで覆われて

いる。第1乃至3のドーピング処理によって、不純物領域にはそれぞれ異なる濃度でリンが添加されているが、そのいずれの領域においてもp型を付与する不純物元素の濃度を $1\times10^{19}\sim5\times10^{21}$ atoms/cm³となるようにドーピング処理することにより、pチャネル型TFTのソース領域およびドレイン領域として機能するために何ら問題は生じない。

[0075]

以上までの工程で、それぞれの半導体層に不純物領域が形成される(図3(C))。

[0076]

次いで、レジストからなるマスクを除去してパッシベーション膜として第1の絶縁膜349を形成する。この第1の絶縁膜349としては、プラズマCVD法またはスパッタ法を用い、厚さを $100\sim200$ nmとして珪素を含む絶縁膜で形成する(図4(D))。勿論、第1絶縁膜349は酸化窒化珪素膜に限定されるものでなく、他の珪素を含む絶縁膜を単層または積層構造として用いても良い。本実施例では、プラズマCVD法により膜厚150nmの窒化珪素膜を形成する。

[0077]

さらに、窒素雰囲気中で、300~550℃で1~12時間の熱処理を行い、 半導体層を水素化する工程を行う。好ましくは、400~500℃で行う。この 工程は第1の絶縁膜349に含まれる水素により半導体層のダングリングボンド を終端する工程である。本実施例では、410℃で1時間熱処理を行う。この水 素化は、第1絶縁膜中の水素が半導体層に入ることによって起こるので、第1絶 縁膜から水素は放出され、第1絶縁膜中の水素水素量は低減する。

[0078]

第1絶縁膜349は窒化珪素、酸化珪素、酸素含有量が窒素含有量よりも多い酸窒化珪素(SiON)、窒化酸化珪素(SiNO)、窒化アルミニウム(AlNO)、窒水でルミニウム(AlON)、窒素含有量が酸素含有量よりも多い酸窒化アルミニウム(AlNO)または酸化アルミニウムから選ばれた材料で形成する。

[0079]

前記熱処理の前後で、その第1絶縁膜349に用いた絶縁膜の濡れ性が変化する。例えば本実施例で用いる窒化珪素膜は成膜後水の接触角が50度であり、疎水性を示していたが、水素化後では接触角が20度になり親水化する。

[0080]

このように、作製の工程で行う処理によって、薄膜の表面が親水性を示してしまう。親水化してしまった第1膜絶縁膜349の上に層間膜となる有機絶縁膜を成膜しても密着性が悪く、膜剥がれなどの不良を生じてしまう。

[0081]

よって本発明では、図4(F)で示すように水素化の後、第1絶縁膜349の上に第2絶縁膜351を形成する。この第2絶縁膜は疎水性表面を有する膜である。疎水性とは、水の接触角が大きいものであって、好ましくは接触角30度以上、より好ましくは40度以上の絶縁表面を用いる。絶縁表面を有する膜(絶縁膜)は、無機材料を含む膜、無機絶縁膜、窒素、炭素、または窒素及び酸素を含む無機絶縁膜を用いれば良い。具体的には窒化珪素(SiN)、窒素含有量が酸素含有量よりも多い窒化酸化珪素(SiNO)、炭化珪素(SiC)などを用いることができる。

[0082]

また、本発明で用いる第2絶縁膜351は第1絶縁膜349のように加熱を行わないので、水素を放出することはなく第1絶縁膜349より、含有する水素濃度が高い。

[0083]

本発明に用いる前記疎水性表面を有する膜(第2絶縁膜)351は窒素及び酸素を含む無機絶縁膜である場合、当該無機絶縁膜中の窒素の濃度が25原子%以上の無機絶縁膜、または膜中の酸素の濃度が25原子%以下であることが望ましい。具体的には窒素の濃度が25原子%以上、または酸素の濃度が25原子%以下の窒化酸化珪素(SiON)膜を用いることができる。

[0084]

なお、本発明では酸化窒化珪素 (SiON) 膜としては、Siが25~35原

子%、酸素が $5.5 \sim 6.5$ 原子%、窒素が $1 \sim 2.0$ 原子%、水素が $0.1 \sim 1.0$ 原子%で含まれるものを示し。また、窒化酸化珪素(S.i.NO)膜としては、S.i.MO で含まれるものを示し。また、窒化酸化珪素(S.i.NO)膜としては、S.i.MO で含まれるもの示す。

[0085]

また、前記疎水性表面は、非堆積性ガスによる窒素プラズマ処理またはフッ素 プラズマ処理により形成しても良い。非堆積ガスとしては、 N_2O 、 N_2 、 N_4 、 N_5 、 N_5

[0086]

また、前記第2絶縁膜351を形成する前に、不純物元素を活性化するために加熱処理、強光の照射、又はレーザ光の照射を行ってもよい。活性化と同時にゲート絶縁膜へのプラズマダメージやゲート絶縁膜と半導体層との界面へのプラズマダメージを回復することができる。

[0087]

そして第2絶縁膜351の上に有機絶縁物材料から成る層間膜である有機絶縁膜350を形成する。有機絶縁膜350は、有機樹脂材料、例えば感光性または非感光性アクリル、ポリアミドまたはポリイミドから選ばれた一種、または複数種からなる膜を用いることができる。本実施例では、膜厚1.6 μ mのポジ型の感光性アクリル膜を形成するが、膜厚は1~2 μ mで適宜設定すればよい。この後、有機絶縁膜350上に窒化絶縁膜(代表的には、窒化珪素膜又は窒化酸化珪素膜又は窒素含有炭素膜(CN))からなるパッシベーション膜を形成してもよい。

[0088]

本発明はこのように、層間膜として用いる有機絶縁膜の下に、疎水性表面を有する絶縁膜を形成することで、これらの膜の密着性を向上させ、膜剥がれを防止するものである。よって本発明を用いると、信頼性が高い半導体装置を歩留まり良く作製することができる。

[0089]

次いで金属膜を形成し、金属膜をエッチングして各不純物領域とそれぞれ電気

的に接続するソース電極及びドレイン電極、各配線(図示しない)を形成する。 金属膜は、アルミニウム(A1)、チタン(Ti)、モリブデン(Mo)、タングステン(W)もしくはシリコン(Si)の元素からなる膜又はこれらの元素を用いた合金膜を用いればよい。なお本実施例では、チタン膜/チタンーアルミニウム合金膜/チタン膜(Ti/A1-Si/Ti)をそれぞれ100/350/10000mに積層したのち、所望の形状にパターニング及びエッチングしてソース電極、ドレイン電極 352 及び各配線(図示しない)を形成する。

[0090]

その後、電極(EL表示装置の場合は陽極又は陰極となり、液晶表示装置の場合は画素電極となる)を形成する。電極には、ITO、 SnO_2 等の透明導電膜を用いたり、反射型の液晶表示装置の場合はAl等の金属膜を用いたりすることができる。なお本実施の形態では、ITOを成膜し、所望の形状にエッチングすることで電極 353 を形成する(図 5)。

[0091]

以上のような工程により、TFTを備えたアクティブマトリクス基板が完成する。

$[0\ 0\ 9\ 2]$

なお、本発明は、本実施例で示したTFTの作製方法に限らず、トップゲート型(プレーナー型)、ボトムゲート型(逆スタガ型)、あるいはチャネル領域の上下にゲート絶縁膜を介して配置された2つのゲート電極を有する、デュアルゲート型やその他の構造においても適用できる。

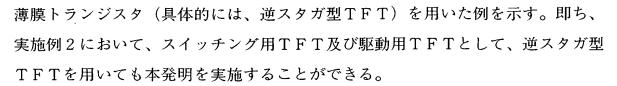
[0093]

本発明は、層間膜として用いる有機絶縁膜の下に、疎水性表面を有する絶縁膜を形成することで、これらの膜の密着性を向上させ、膜剥がれ等の不良を防止できる。よって本発明を用いると、信頼性が高い半導体装置を歩留まり良く作製することができる。

[0094]

「実施例3]

本実施例では、実施例2において、薄膜トランジスタとしてボトムゲート型の



[0095]

本実施の形態について、図10を用いて説明する。図10において、基板800の上に、ゲート電極となる導電層801~804、ゲート絶縁膜805、不純物領域を有する半導体層806~809を形成する。なお、本実施例において、材料や形成方法は実施例2と同様であるため、ここでは詳細な説明はしない。実施例2を参考にすればよい。

[0096]

半導体層 8 0 6 ~ 8 0 9 の上に第 1 絶縁膜 8 1 0 を形成した後、本実施例では 窒素雰囲気下で 4 1 0 ℃で 1 時間加熱し、半導体層 8 0 6 ~ 8 0 9 の水素化を行 う。水素化により、半導体層のダングリングボンドを終端する。この水素化は、 第 1 絶縁膜中の水素が半導体層に入ることによって起こるので、第 1 絶縁膜 8 1 0 から水素は放出され、第 1 絶縁膜 8 1 0 中の水素濃度は減少する。

[0097]

第1絶縁膜810は窒化珪素、酸化珪素、酸素含有量が窒素含有量よりも多い酸窒化珪素(SiON)、窒化酸化珪素(SiNO)、窒化アルミニウム(AlN)、酸素含有量が窒素含有量よりも多い酸窒化アルミニウム(AlNO)、窒素含有量が酸素含有量よりも多い窒酸化アルミニウム(AlNO)または酸化アルミニウムから選ばれた材料で形成する。

[0098]

熱処理の前後で、その第1絶縁膜810に用いた絶縁膜の濡れ性が変化する。 例えば本実施例で用いる窒化珪素膜は成膜後水の接触角が50度であり、疎水性 を示していたが、水素化後では接触角が20度になり親水化する。

[0099]

このように、半導体装置の作製の工程で行う処理によって、薄膜の表面が親水性を示してしまう。親水化してしまった第1膜無機絶縁膜810の上に層間膜となる有機絶縁膜を成膜しても密着性が悪く、膜剥がれなどの不良を生じてしまう

0

[0100]

よって本発明では、水素化の後、第1絶縁膜810の上に第2絶縁膜811を 形成する。この第2絶縁膜は疎水性表面を有する膜である。疎水性とは、水の接 触角が大きいものであって、好ましくは接触角30度以上、より好ましくは40 度以上の絶縁表面を用いる。絶縁表面を有する膜(絶縁膜)は、無機絶縁膜、窒 素、炭素、または窒素及び酸素を含む無機絶縁膜を用いれば良い。具体的には窒 化珪素(SiN)、窒素含有量が酸素含有量よりも多い窒化酸化珪素(SiNO)、炭化珪素(SiC)などを用いることができる。

[0101]

また、本発明で用いる第2絶縁膜811は第1絶縁膜810のように加熱しないので、第1絶縁膜810より、含有する水素量が多く、水素濃度も高い。

[0102]

本発明に用いる前記疎水性表面を有する膜(第2絶縁膜)811は窒素及び酸素を含む無機絶縁膜である場合、当該無機絶縁膜中の窒素の濃度が25原子%以上の無機絶縁膜、または膜中の酸素の濃度が25原子%以下であることが望ましい。具体的には窒素の濃度が25原子%以上、または酸素の濃度が25原子%以下の窒化酸化珪素(SiON)膜を用いることができる。

[0103]

なお、本発明では酸化窒化珪素(SiON)膜としては、Siが25~35原子%、酸素が55~65原子%、窒素が1~20原子%、水素が0.1~10原子%で含まれるものを示し。また、窒化酸化珪素(SiNO)膜としては、Siが25~35原子%、酸素が15~30原子%、窒素が20~35原子%、水素が15~25原子%で含まれるもの示す。

$[0\ 1\ 0\ 4]$

また、前記疎水性表面は、非堆積性ガスによる窒素プラズマ処理またはフッ素 プラズマ処理により形成しても良い。非堆積ガスとしては、 N_2O 、 N_2 、 N_4 3、 F_2 、 CF_4 、S i F_4 などを用いることができる。

[0105]

そして第2絶縁膜811の上に有機絶縁物材料から成る層間膜である有機絶縁膜812を形成する。有機絶縁膜812は、有機樹脂材料、例えば感光性(ポジ型もしくはネガ型)または非感光性アクリル、ポリアミドまたはポリイミドから選ばれた一種、または複数種からなる膜を用いることができる。本実施例では、膜厚1.6 μ mのポジ型の感光性アクリル膜を形成するが、膜厚は1~2 μ mで適宜設定すればよい。この後、有機絶縁膜812上に窒化絶縁膜(代表的には、窒化珪素膜又は窒化酸化珪素膜又は窒素含有炭素膜(CN))からなるパッシベーション膜を形成してもよい。

[0106]

本発明はこのように、層間膜として用いる有機絶縁膜の下に、疎水性表面を有する絶縁膜を形成することで、これらの膜の密着性を向上させ、膜剥がれを防止するものである。よって本発明を用いると、信頼性が高い半導体装置を歩留まり良く作製することができる。

[0107]

次いで金属膜を形成し、金属膜をエッチングして各不純物領域とそれぞれ電気的に接続するソース電極及びドレイン電極、各配線(図示しない)を形成する。金属膜は、アルミニウム(A1)、チタン(Ti)、モリブデン(Mo)、タングステン(W)もしくはシリコン(Si)の元素からなる膜又はこれらの元素を用いた合金膜を用いればよい。なお本実施例では、チタン膜/チタンーアルミニウム合金膜/チタン膜(Ti/Al-Si/Ti)をそれぞれ100/350/100mに積層したのち、所望の形状にパターニング及びエッチングしてソース電極、ドレイン電極815及び各配線(図示しない)を形成する。

[0108]

その後、電極(E L 表示装置の場合は陽極又は陰極となり、液晶表示装置の場合は画素電極となる)を形成する。電極には、I T O、S n O₂等の透明導電膜を用いたり、反射型の液晶表示装置の場合はA l 等の金属膜を用いたりすることができる。なお本実施の形態では、I T O を成膜し、所望の形状にエッチングすることで電極 8 1 7 を形成する。

[0109]

以上のような工程により、ボトムゲートTFTを備えたアクティブマトリクス 基板が完成する。

$[0\ 1\ 1\ 0]$

[実施例4]

本実施例では、本発明の半導体装置として、実施例1で示したアクティブマトリクス基板を用いた表示装置を作製した例について説明する。表示装置とは、基板上に形成された発光素子を該基板とカバー材の間に封入した表示用パネルおよび該表示用パネルにTFTを備えた表示用モジュールを総称も含む。なお、発光素子は、電場を加えることで発生するルミネッセンス(Electro Luminescence)が得られる有機化合物を含む層(発光層)と陽極層と、陰極層とを有する。また、有機化合物におけるルミネッセンスには、一重項励起状態から基底状態に戻る際の発光(蛍光)と三重項励起状態から基底状態に戻る際の発光(ヴン光)がある。 本発明に用いることのできるEL材料は、一重項励起もしくは三重項励起、もしくは両者の励起を経由して発光するすべての発光性材料を含む。

[0111]

なお、本発明中では、発光素子において陽極と陰極の間に形成された全ての層を有機発光層と定義する。有機発光層には具体的に、発光層、正孔注入層、電子注入層、正孔輸送層、電子輸送層等が含まれる。基本的に発光素子は、陽極層、発光層、陰極層が順に積層された構造を有しており、この構造に加えて、陽極層、正孔注入層、発光層、陰極層等の順に積層した構造を有していることもある。

[0112]

図6は本実施例の半導体装置の断面図である。図6において、基板700上に設けられた駆動回路は図5のCMOS回路を用いて形成される。従って、構造の説明はnチャネル型TFTとpチャネル型TFTの説明を参照すれば良い。なお、本実施例ではシングルゲート構造としているが、ダブルゲート構造もしくはトリプルゲート構造であっても良い。

[0113]

なお、画素領域のnチャネル型TFT、pチャネル型TFTも図5のnチャネ

ルTFT、pチャネルTFTを用いて形成される。従って、構造の説明は図5の nチャネル型TFT、pチャネル型TFTの説明を参照すれば良い。なお、本実 施例ではシングルゲート構造としているが、ダブルゲート構造もしくはトリプル ゲート構造であっても良い。

[0114]

901は電流制御TFTの画素電極911上に重ねることで画素電極911と 電気的に接続する電極である。

[0115]

なお、911は、透明導電膜からなる画素電極(発光素子の陽極)である。透明導電膜としては、酸化インジウムと酸化スズとの化合物、酸化インジウムと酸化亜鉛との化合物、酸化亜鉛、酸化スズまたは酸化インジウムを用いることができる。また、前記透明導電膜にガリウムを添加したものを用いても良い。画素電極911は、上記配線を形成する前に平坦な層間絶縁膜上に形成してもよい。このとき、本発明のように、有機樹脂からなるような有機絶縁膜を用いる場合、下地の膜を疎水性表面を有するようにしておくと、密着性が向上し、膜剥がれ等の不良を防ぐことができる。これは後述するバンク912にも同様のことが言える。樹脂からなる平坦化膜を用いてTFTによる段差を平坦化することは有効である。後に形成される発光層は非常に薄いため、段差が存在することによって発光不良を起こす場合がある。従って、発光層をできるだけ平坦面に形成しうるように画素電極を形成する前に平坦化しておくことが望ましい。

[0116]

配線901を形成後、バンク912を形成する。バンク912は100~400nmの珪素を含む絶縁膜もしくは有機樹脂膜をパターニングして形成すれば良い。

$[0\ 1\ 1\ 7]$

なお、バンク912は絶縁膜であるため、成膜時における素子の静電破壊には注意が必要である。本実施例ではバンクの材料となる絶縁膜中にカーボン粒子や金属粒子を添加して抵抗率を下げ、静電気の発生を抑制する。この際、抵抗率は $1\times10^6\sim1\times10^{12}\Omega$ m(好ましくは $1\times10^8\sim1\times10^{10}\Omega$ m)となるよ

うにカーボン粒子や金属粒子の添加量を調節すれば良い。

[0118]

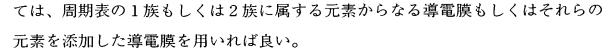
画素電極 9 1 1 の上には発光層 9 1 3 が形成される。なお、図 6 では一画素しか図示していないが、本実施例では R (赤)、 G (緑)、 B (青)の各色に対応した発光層を作り分けている。また、本実施例では蒸着法により低分子系有機発光材料を形成している。具体的には、正孔注入層として 2 0 n m厚の銅フタロシアニン(C u P c)膜を設け、その上に発光層として 7 0 n m厚のトリスー 8 ーキノリノラトアルミニウム錯体(A 1 q 3)膜を設けた積層構造としている。 A 1 q 3 にキナクリドン、ペリレンもしくは D C M 1 といった蛍光色素を添加することで発光色を制御することができる。

[0119]

但し、以上の例は発光層として用いることのできる有機発光材料の一例であって、これに限定する必要はまったくない。発光層、電荷輸送層または電荷注入層を自由に組み合わせて発光層(発光及びそのためのキャリアの移動を行わせるための層)を形成すれば良い。例えば、本実施例では低分子系有機発光材料を発光層として用いる例を示したが、中分子系有機発光材料や高分子系有機発光材料を開いても良い。なお、本発明中において、昇華性を有さず、かつ、分子数が20以下または連鎖する分子の長さが10 μ m以下の有機発光材料を中分子系有機発光材料とする。また、高分子系有機発光材料を用いる例として、正孔注入層として20 n mのポリチオフェン(PEDOT)膜をスピン塗布法により設け、その上に発光層として100 n m程度のパラフェニレンビニレン(PPV)膜を設けた積層構造としても良い。なお、PPVの π 共役系高分子を用いると、赤色から青色まで発光波長を選択できる。また、電荷輸送層や電荷注入層として炭化珪素等の無機材料を用いることも可能である。これらの有機発光材料や無機材料は公知の材料を用いることができる。

[0120]

次に、発光層 9 1 3 の上には導電膜からなる陰極 9 1 4 が設けられる。本実施 例の場合、導電膜としてアルミニウムとリチウムとの合金膜を用いる。勿論、公 知のMg Ag膜(マグネシウムと銀との合金膜)を用いても良い。陰極材料とし



[0121]

この陰極914まで形成された時点で発光素子915が完成する。なお、ここでいう発光素子915は、画素電極(陽極)911、発光層913及び陰極914で形成されたダイオードを指す。

[0122]

発光素子915を完全に覆うようにしてパッシベーション膜を設けることは有効である(図示せず)。パッシベーション膜としては、炭素膜、窒化珪素膜、窒素含有炭素膜(CN)もしくは窒化酸化珪素膜を含む絶縁膜からなり、該絶縁膜を単層もしくは組み合わせた積層で用いる。

[0123]

この際、カバレッジの良い膜をパッシベーション膜として用いることが好ましく、炭素膜、特にDLC膜を用いることは有効である。DLC膜は室温から10 0℃以下の温度範囲で成膜可能であるため、耐熱性の低い発光層913の上方に も容易に成膜することができる。また、DLC膜は酸素に対するブロッキング効 果が高く、発光層913の酸化を抑制することが可能である。そのため、この後 に続く封止工程を行う間に発光層91.3 が酸化するといった問題を防止できる。

[0124]

さらに、パッシベーション膜(図示せず)上に封止材 9 1 7 を設け、カバー材 9 1 8 を貼り合わせる。封止材 9 1 7 としては紫外線硬化樹脂を用いれば良く、内部に吸湿効果を有する物質もしくは酸化防止効果を有する物質を設けることは 有効である。また、本実施例においてカバー材 9 1 8 はガラス基板や石英基板やプラスチック基板(プラスチックフィルムも含む)や可撓性基板の両面に炭素膜(好ましくは D L C 膜)を形成したものを用いる。炭素膜以外にもアルミ膜(A 1 O N、A 1 N、A 1 O など)、S i N などを用いることができる。

[0125]

こうして図6に示すような構造の半導体装置が完成する。なお、バンクを形成 した後、パッシベーション膜(図示せず)を形成するまでの工程をマルチチャン バー方式(またはインライン方式)の成膜装置を用いて、大気解放せずに連続的に処理することは有効である。また、さらに発展させてカバー材918を貼り合わせる工程までを大気解放せずに連続的に処理することも可能である。

[0126]

さらに、ゲート電極に絶縁膜を介して重なる不純物領域を設けることによりホットキャリア効果に起因する劣化に強いnチャネル型TFTを形成することができる。そのため、信頼性の高い半導体装置を実現できる。

[0127]

また、本実施例では画素部と駆動回路の構成のみ示しているが、本実施例の製造工程に従えば、その他にも信号分割回路、D/Aコンバータ、オペアンプ、γ補正回路などの論理回路を同一の絶縁体上に形成可能であり、さらにはメモリやマイクロプロセッサをも形成しうる。

[0128]

本発明は、層間膜として用いる有機絶縁膜の下に、疎水性表面を有する膜を形成することで、これらの膜の密着性を向上させ、膜剥がれ等の不良を防止できる。よって本発明を用いると、信頼性が高い半導体装置を歩留まり良く作製することができる。

「実施例5〕

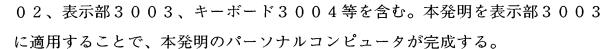
本発明を適用して、様々な半導体装置を作製することができる。即ち、それら 半導体装置を組み込んだ様々な電子機器に本発明を適用できる。また、本発明を 適用することによりそれらの電子機器の信頼性を向上することができる。

$[0\ 1\ 2\ 9]$

その様な電子機器としては、ビデオカメラ、デジタルカメラ、プロジェクター、ヘッドマウントディスプレイ(ゴーグル型ディスプレイ)、カーナビゲーション、カーステレオ、パーソナルコンピュータ、携帯情報端末(モバイルコンピュータ、携帯電話または電子書籍等)などが挙げられる。それらの例を図7、図8及び図9に示す。

[0130]

図7(A)はパーソナルコンピュータであり、本体3001、画像入力部30



[0131]

図7 (B) はビデオカメラであり、本体3101、表示部3102、音声入力部3103、操作スイッチ3104、バッテリー3105、受像部3106等を含む。本発明を表示部3102に適用することで、本発明のビデオカメラが完成する。

[0132]

図7 (C) はモバイルコンピュータ (モービルコンピュータ) であり、本体3201、カメラ部3202、受像部3203、操作スイッチ3204、表示部3205等を含む。本発明を表示部3205に適用することで、本発明のモバイルコンピュータが完成する。

[0133]

図7 (D) はゴーグル型ディスプレイであり、本体3301、表示部3302、アーム部3303等を含む。表示部3302は基板として可撓性基板を用いており、表示部3302を湾曲させてゴーグル型ディスプレイを作製している。また軽量で薄いゴーグル型ディスプレイを実現している。本発明を表示部3302に適用することで、本発明のゴーグル型ディスプレイが完成する。

[0134]

図7(E)はプログラムを記録した記録媒体(以下、記録媒体と呼ぶ)を用いるプレーヤーであり、本体3401、表示部3402、スピーカ部3403、記録媒体3404、操作スイッチ3405等を含む。なお、このプレーヤーは記録媒体としてDVD(Digital Versatile Disc)、CD等を用い、音楽鑑賞や映画鑑賞やゲームやインターネットを行うことができる。本発明を表示部3402に適用することで、本発明の記録媒体が完成する。

[0135]

図7 (F) はデジタルカメラであり、本体3501、表示部3502、接眼部3503、操作スイッチ3504、受像部(図示しない)等を含む。本発明を表示部3502に適用することで、本発明のデジタルカメラが完成する。

[0136]

図8(A)はフロント型プロジェクターであり、投射装置3601、スクリーン3602等を含む。本発明を投射装置3601の一部を構成する液晶表示装置3808やその他の駆動回路に適用することで、本発明のフロント型プロジェクターが完成する。

[0137]

図8 (B) はリア型プロジェクターであり、本体3701、投射装置3702、ミラー3703、スクリーン3704等を含む。本発明を投射装置3702の一部を構成する液晶表示装置3808やその他の駆動回路に適用することで、本発明のリア型プロジェクターが完成する。

[0138]

なお、図8(C)は、図8(A)及び図8(B)中における投射装置3601、3702の構造の一例を示した図である。投射装置3601、3702は、光源光学系3801、ミラー3802、3804~3806、ダイクロイックミラー3803、プリズム3807、液晶表示装置3808、位相差板3809、投射光学系3810で構成される。投射光学系3810は、投射レンズを含む光学系で構成される。本実施例は三板式の例を示したが、特に限定されず、例えば単板式であってもよい。また、図8(C)中において矢印で示した光路に実施者が適宜、光学レンズや、偏光機能を有するフィルムや、位相差を調節するためのフィルム、IRフィルム等の光学系を設けてもよい。

[0139]

また、図8(D)は、図8(C)中における光源光学系3801の構造の一例を示した図である。本実施例では、光源光学系3801は、リフレクター3811、光源3812、レンズアレイ3813、3814、偏光変換素子3815、集光レンズ3816で構成される。なお、図8(D)に示した光源光学系は一例であって特に限定されない。例えば、光源光学系に実施者が適宜、光学レンズや、偏光機能を有するフィルムや、位相差を調節するフィルム、IRフィルム等の光学系を設けてもよい。

[0140]

ただし、図8に示したプロジェクターにおいては、透過型の電気光学装置を用いた場合を示しており、反射型の電気光学装置及び表示装置での適用例は図示していない。

[0141]

図9(A)は携帯電話であり、本体3901、音声出力部3902、音声入力部3903、表示部3904、操作スイッチ3905、アンテナ3906等を含む。本発明を表示部3904に適用することで、本発明の携帯電話が完成する。

[0142]

図9 (B) は携帯書籍(電子書籍)であり、本体4001、表示部4002、4003、記憶媒体4004、操作スイッチ4005、アンテナ4006等を含む。本発明を表示部4002、4003に適用することで、本発明の携帯書籍が完成する。

[0143]

図9 (C) はディスプレイであり、本体4101、支持台4102、表示部4103等を含む。表示部4103は可撓性基板を用いて作製されており、軽量で薄いディスプレイを実現できる。また、表示部4103を湾曲させることも可能である。本発明を表示部4103に適用することで、本発明のディスプレイが完成する。

[0144]

以上の様に、本発明の適用範囲は極めて広く、さまざまな分野の電子機器に適 用することが可能である。

$[0\ 1\ 4\ 5]$

【発明の効果】

本発明を採用することにより、以下に示すような効果を得ることが出来る。

[0146]

本発明は、層間膜として用いる有機絶縁膜の下に、疎水性表面を有する絶縁膜を形成することで、これらの膜の密着性を向上させ、膜剥がれを防止するものである。よって本発明を用いると、信頼性が高い半導体装置を歩留まり良く作製することができる。



【図面の簡単な説明】

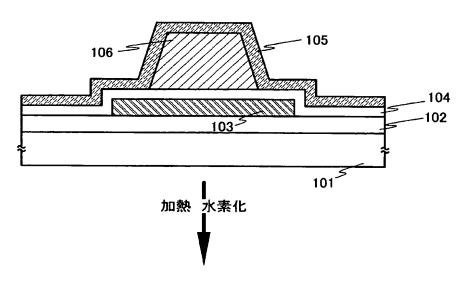
- 【図1】 本発明の構成を示す図。
- 【図2】 従来の構成を示す図。
- 【図3】 アクティブマトリクスマトリクス基板の作製工程を示す断面図。
- 【図4】 アクティブマトリクスマトリクス基板の作製工程を示す断面図。
- 【図5】 アクティブマトリクスマトリクス基板の断面図。
- 【図6】 本発明の半導体装置の例を示す図。
- 【図7】 半導体装置の例を示す図。
- 【図8】 半導体装置の例を示す図。
- 【図9】 半導体装置の例を示す図。
- 【図10】 アクティブマトリクスマトリクス基板の断面図。

【書類名】

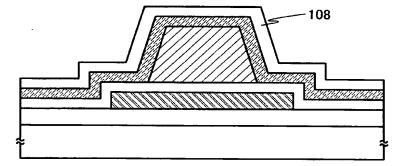
図面

【図1】

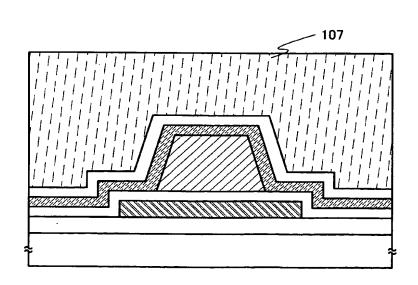
(a)



(b)

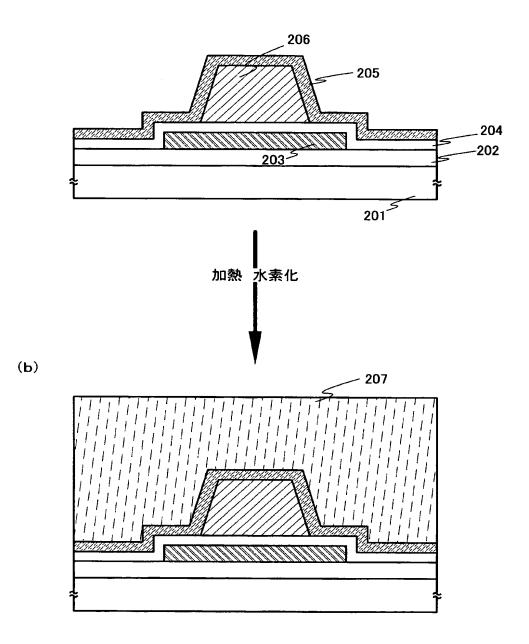


(c)

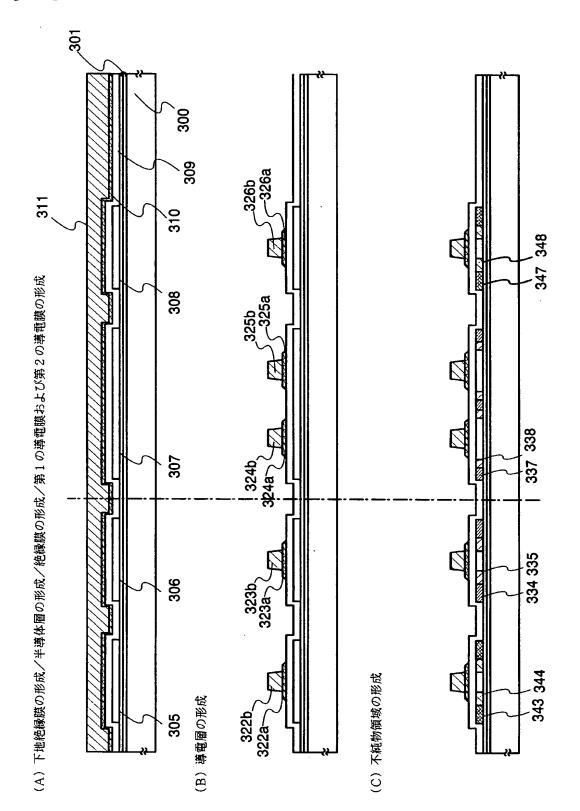


【図2】

(a)

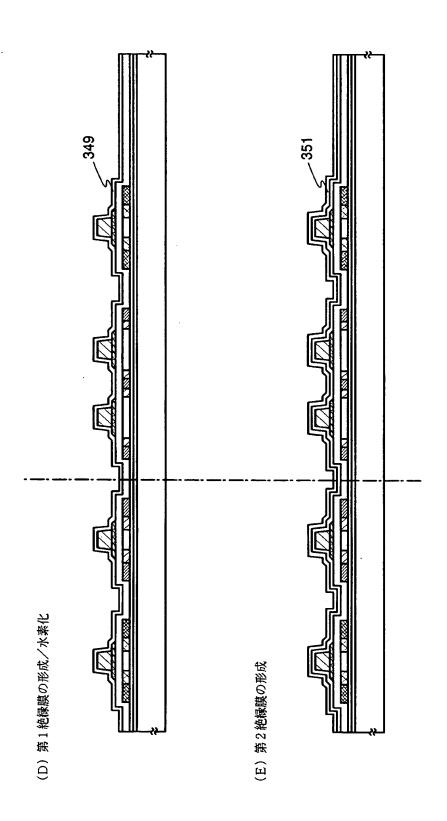


【図3】

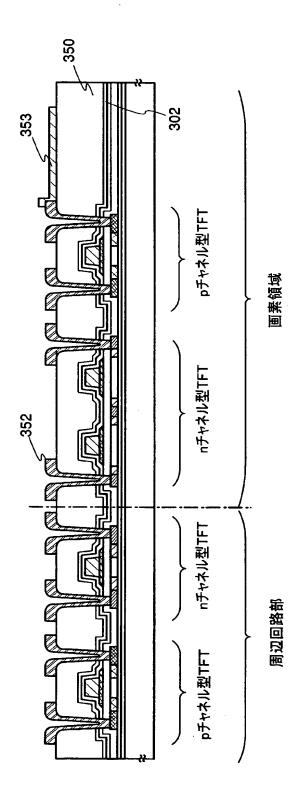




【図4】

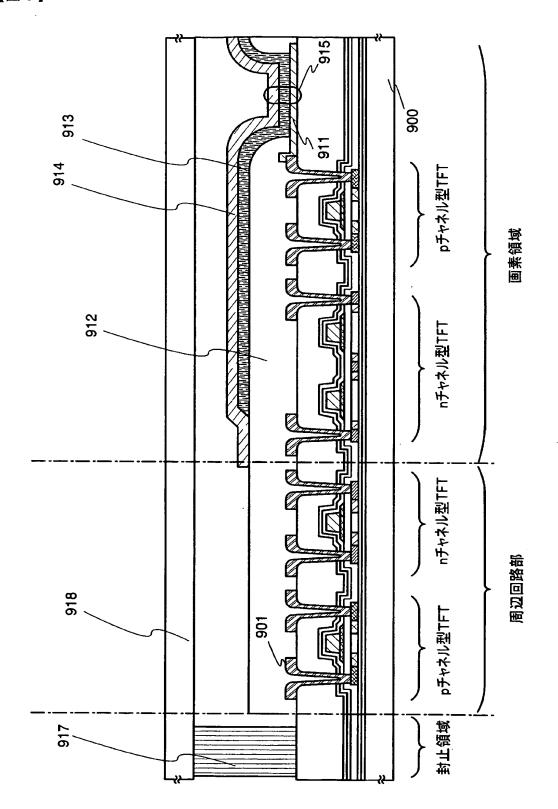






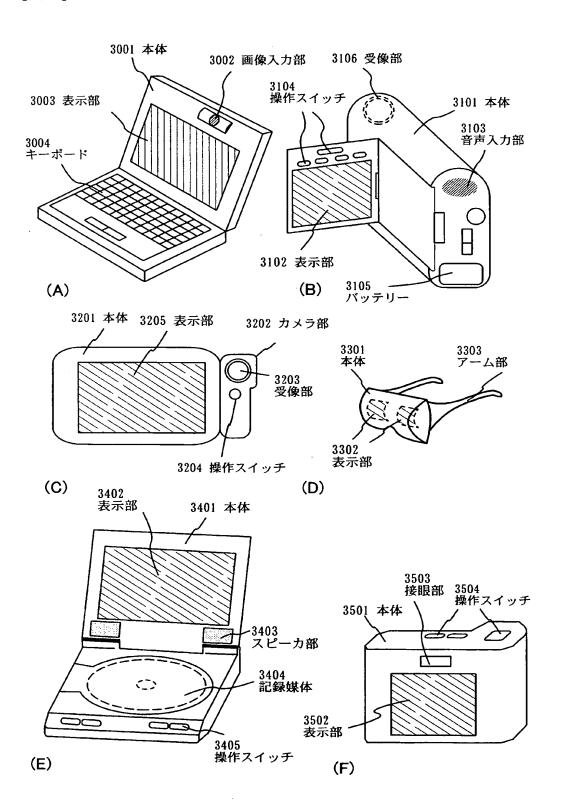


【図6】



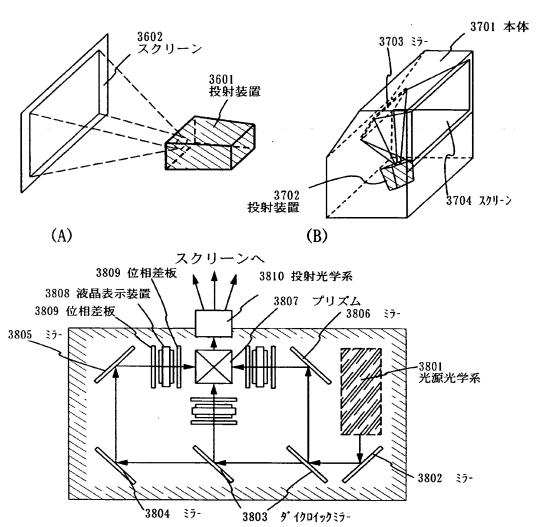


【図7】

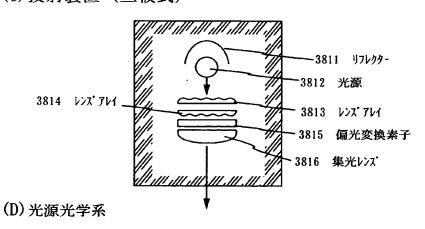




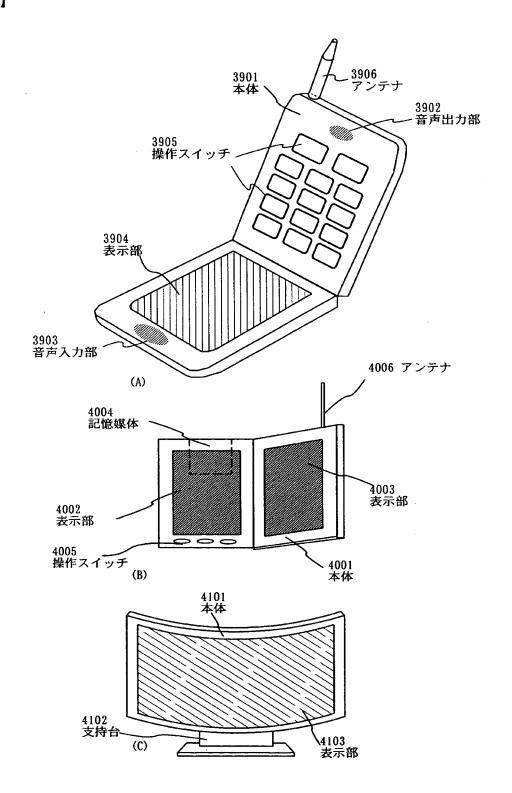
【図8】



(C) 投射装置(三板式)

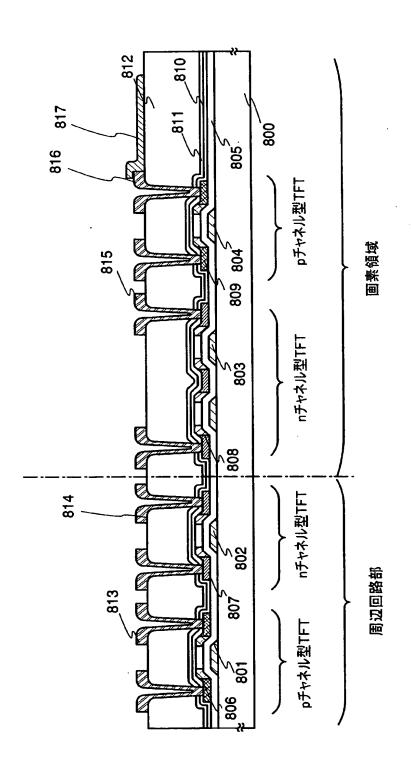


【図9】





【図10】





【書類名】 要約書

【要約】

【課題】本発明は、薄膜間の密着性の向上、特に絶縁表面上に形成する高分子膜の密着性の向上を課題とし、信頼性の高い半導体装置、またそのような半導体装置を歩留まり良く作製する方法を提供する。

【解決手段】本発明の半導体装置は珪素と窒素を含む無機絶縁膜の疎水性表面に、有機絶縁膜が密着して形成された積層構造を有することを特徴とする。また、前記疎水性の表面を有する膜は水の接触角が30度以上、好ましくは40度以上の絶縁膜であることを特徴とする。

【選択図】 図1



特願2003-089660

出願人履歴情報

識別番号

[000153878]

1. 変更年月日

1990年 8月17日 新規登録

[変更理由] 住 所

神奈川県厚木市長谷398番地

氏 名

株式会社半導体エネルギー研究所